МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ   
ФЕДЕРАЦИИ

Федеральное государственное бюджетное образовательное учреждение высшего профессионального образования

«Вятский государственный университет»

Факультет автоматики и вычислительной техники

Кафедра электронных вычислительных машин

Отчет

Лабораторная работа №6 по дисциплине

«Программирование»

Реализация элементарных структур данных на основе динамической памяти

Выполнил студент группы ИВТ-1301 \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/ Коротаев Р.С./

Проверил преподаватель \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_/ Чистяков Г.А./

Киров

2020